

复旦大学课程教学大纲

课程名称

课程代码	INFO120010.05			编写时间	2016年3月17日星期四	
课程名称	数字逻辑基础实验					
英文名称	Essential Experiment of Digital Logic					
学分数	0.0	周学时	2	开课院系	信息科学与工程学院	
任课老师	孔庆生、赵燕					
预修课程	无					
课程性质	专业必修课程					
教学目的	<p>《数字逻辑基础实验》是复旦大学自2003年2月起为实施理科学技术类平台课程计划而开设的基础实验课程，教学对象为理论课程《数字逻辑基础》的选课学生（不是理论课程《模拟电子线路》的选课学生）。基础实验教学采用与理论课程进程并行的双学期制，时间安排为从每学期第6周开始至期末，每周2学时，每学期22学时。</p> <p>结合理论课程而开设的电路基础实验课程，能够以有限的课时，使学生通过波形观察、电路参数与现象的对应关系比较，促进对理论知识的学习。</p>					
基本内容简介	<p>数字逻辑基础实验内容包括数字EDA软件入门、组合电路的分析和验证、组合电路(七段译码器与编码器)的设计、层次化的设计方法(全加器设计)、迭代设计法(4位全加器与数据比较器的设计)、算术逻辑单元的设计、触发器及基本应用电路、同步计数器与应用、顺序脉冲信号发生器、状态机设计(自动售货机)、交通灯控制器等十一个实验。</p>					
教材和教学参考资料						
教材和教学参考资料	作者	书名			出版社	出版日期
	孔庆生	模拟与数字电路基础实验			复旦大学	2014/9
	陈光梦	数字逻辑基础(第三版)			复旦大学	2009/12
	Stephen Brown, Zvonko Vranesic 著, 罗嵘选译	数字逻辑基础与 Verilog 设计			清华大学	2014
	帕尔尼卡, S. (Palnitkar, Samir)等著	Verilog HDL 数字设计与综合			电子工业	2004
	阎石	数字电子技术基础			高等教育	2002

基本要求:

使没有电路制作经验的学生在极其有限的课时内，通过仿真实验手段以经历大量的实验事例、现象、结果分析，达到使绝大多数学生充分理解及掌握理论基础概念、培养对电子信息类课程学习的兴趣、提高分析与解决问题能力的电子信息类课程教学目的。

教学方式:

实验课程采用利用当代 EDA 工具进行基础实验仿真教学,配合数字逻辑基础理论课程课堂教学,课堂教学和实验教学混合方式进行。理论部分采用课堂授课方式进行,实验部分以 Xilinx ISE 软件对各种形式电路进行仿真验证。

任课老师介绍

姓名	性别	职称	院系	在教学中承担的职责
孔庆生	男	副教授	信息科学与工程学院	课程负责人
赵燕	女	高级工程师	信息科学与工程学院	实验教学

教学内容安排 (按 22 学时共计 11 周):

注: 与理论课程配套的数字逻辑基础实验课程从第六周开始, 共 11 周, 每周 2 学时。

仿真实验课程——数字逻辑基础实验安排

- 第 6 周, 实验 2-1 数字 EDA 软件入门
- 第 7 周, 实验 2-3 组合电路(七段译码与编码)
- 第 8 周, 实验 2-4 层次化的设计方法(全加器)
- 第 9 周, 实验 2-5 迭代设计法(全加器与比较器)
- 第 10 周, 实验 2-6 算术逻辑单元的设计*(选做 2-6、补做 2-5)
- 第 11 周, 实验 2-7 触发器及基本应用电路
- 第 12 周, 实验 2-8 同步计数器与应用
- 第 13 周, 实验 2-9 顺序脉冲信号发生器
- 第 14 周, 实验 2-10 状态机设计(自动售货机)
- 第 15 周, 实验 2-11 交通灯控制器*(选做 2-11、补做 2-10)
- 第 16 周, 节日停课补充内容

考核方式:

理论部分在学期末以笔试方式考核, 占总成绩的 70%。仿真实验部分以平时实验情况、实验报告成绩记分, 实验占总成绩的 20%。平时作业情况和考勤等占总成绩的 10%。